1.

A table with numbers and symbols

Description automatically generated

2. Código hecho en el archivo “Decoder.vhd”.

El circuito implementado es combinacional, ya que solo depende de la combinación de los valores de entrada para definir un valor de salida. Para la misma combinación, siempre se obtiene el mismo valor de salida.

3. Código hecho en el archivo “Regs.vhd”.

4. La frecuencia de operación optima a la que puede trabajar es de 33 mHz.

5.

A screenshot of a table

Description automatically generated